



## ingenia adopta el dsPIC en la familia de controladores iMD

nota de prensa

18-08-2005

Debido a un incremento de la demanda en potencia de cálculo que ha supuesto el cambio de los algoritmos de control y autotuning, ingenia rediseña la unidad lógica de la familia de controladores iMD, adoptando la familia dsPIC<sup>®</sup> de Microchip<sup>®</sup>.

La familia dsPIC<sup>®</sup> se caracteriza por una arquitectura Harvard de 16 bits, y añade a las características típicas de control de la MCU de Microchip<sup>®</sup> la potencia de cálculo de una unidad 1xMAC DSP hasta 30 MIPS. En cuanto a memorias, la familia cuenta con hasta 144Kbytes de memoria FLASH para programa, 8Kbytes de SRAM para datos volátiles y 4Kbytes de EEPROM para datos no volátiles. Dicha familia ofrece, además, múltiples periféricos, entre los que destacan los puertos de comunicaciones CAN, SPI<sup>®</sup>, I2C<sup>®</sup> y UART; módulos Capture/Compare, codificadores de cuadratura, múltiples conversores A/D de 12 bits, etc.

Coste reducido, potencia de cálculo, variedad de periféricos y encapsulados compactos (de 28 a 64 pines) hacen la familia de controladores mixtos dsPIC<sup>®</sup> idónea para el control de par, velocidad o posición de motores tanto brushed como brushless aplicando algoritmos de última generación.

Si desea ampliar información sobre la oferta de productos estándar basados en la familia dsPIC, o si desea ampliar información sobre otros productos o posibilidades de customización de los existentes, no dude en visitar nuestra página web o póngase en contacto con nuestro departamento comercial.

Web: <http://www.ingenia-cat.com>  
Mail: [commercial@ingenia-cat.com](mailto:commercial@ingenia-cat.com)  
[info@ingenia-cat.com](mailto:info@ingenia-cat.com)  
Tel: (+34) 93.401.98.45.

nota de prensa